PATENT ABSTRACTS OF JAPAN

(11)Publication number:

62-295149

(43)Date of publication of application : 22.12.1987

(51)Int.Cl.

G06F 12/14

G06K 17/00

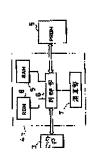
G06K 19/00

(21)Application number: 62-136288 (71)Applicant: TOSHIBA CORP

(22)Date of filing: 30.05.1987

30.05.1987 (72)Inventor: YOSHINAGA YOSHIO

(54) RECORDING SYSTEM FOR ELECTRONIC DEVICE



PURPOSE: To effectively use a memory area by providing a means for designating whether an access can be performed or not by the attribute of an user in each of the plural zones of a data memory.

CONSTITUTION: An instruction and data fed from a reader/writer through a connector part 3 is processed in an MPU4, the result is recorded in a PROM as the data memory. At this time, a control table 10 and the first W the n-th user zones are provided in the PROM5, the memory area (a) of the user zone number, the memory area (b) of the top address of the respective zones and the byte number memory

area (c) of the respective zones are respectively disposed in the table 10 and further,

an accessible setting data mode indicating whether the recording and reading of the data can be executed or not is stored in the memory area (d). Further, in the area (e) of the table 10, designating data indicating whether the number of blocks of the data is single or plural is stored and in the area (f), designating data indicating whether all are effective blocks or the effective block is the last one is stored.

LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision

of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

19日本国特許庁(JP)

⑪特許出願公開

⑫公開特許公報(A) 昭62 - 295149

@Int Cl.4

識別記号

庁内整理番号

❸公開 昭和62年(1987)12月22日

G 06 F 12/14 G 06 K 17/00 19/00

3 1 0

K-7737-5B

E-6711-5B P-6711-5B

審査請求 未請求 発明の数 1 (全4頁)

国発明の名称 電子装置の記録方式

21)特 駬 昭62-136288

22出 顖 昭59(1984)3月31日

❷特 願 昭59-63627の分割

⑫発 明 者 吉.永

義 雄 東京都千代田区内幸町1丁目1番6号 株式会社東芝東京

事務所内

株式会社東芝 **ОШ** 願 人

川崎市幸区堀川町72番地

②代 理 弁理士 鈴江 武彦 外2名

1. 発明の名称

電子装置の記録方式

2. 特許請求の範囲

CPUとデータメモリとを有するものにおいて、 前記データメモリを複数のソーンに分割し、各ソ ーンととに利用者の属性によりアクセス可能か否 かを指定する指定手段を設けたことを特徴とする 電子装置の記録方式。

3. 発明の詳細な説明

[発明の技術分野]

との発明はたとえば CPU とデータメモリとか らなるICチップを有するICカード等の電子装 世の記録方式に関する。

[発明の技術的背景とその問題点]

最近、情報を記録するメモリカードとしてIC チップを有するICカードが開発され、奥用化さ れている。とのICカードでは、利用者が用いる ソーンが単一であるため、 記録および 読出し時_に おける制御条件、たとえば書込み、読出しの可否

等が画一的となっている。 このため、 利用者がIC カードを2種類以上の制御条件で使用する際には、 複数のICカードを携帯しなければならず、不便 であり、不経済でもあった。また、上記ICカー ドでは、利用者のソーンに入出力するデータ量に 関して、何ら制約がなかったので、不要なデータ を入出力することがあり、効率的でなかった。

[発明の目的]

との発明は上記事情に鑑みてなされたもので、 その目的とするところは、1つの電子装置におけ るデータメモリの限られたメモリエリアを有効に、 しかも多目的に使用し得るようにできる電子装置 の記録方式を提供することにある。

[発明の概要]

この発明は、電子装置のデータメモリを使用 者の属性によってアクセス可能が否かを指定する ようにしたものである。

[発明の実施例]

以下、この発明の一実施例について図面を参 照して説明する。

第1図において、1は電子装置としてのICカ ードであり、ICチップ 2 が内蔵されている。上 記ICチップ2は第2図に示すよりに、図示しな い外部のリーグ・ライタとICカード1とを電気 的に接続するコネクト部3、このコネクト部3を 介して上記リーダ・ライタから送られた命令、デ ータを解説、演算、記憶するMPU(マイクロプロ セッサ)4、この MPU 4 で処理されたアータが記 録されるデータメモリとしての PROM 5 によって構 成されている。上記 MPU 4 は、上記コネクト部 3 から送られた命令を解読したり、 MPU 4 内の各部 の動作を制御する制御部6、上記命令の種類によ り、必要に応じて数値計算を行う演算部で、内部 制御プログラムおよび固定データを記憶しておく ROM 8、命令、データを一時記憶する RAM タから 構成されている。

上記 PROM 5 は第3 図に示すように、制御テープル10 および第1 から第 n 利用者ソーン 1 1 から構成されている。

上記制御テーブル10は第4図に示すように、

前記各利用者ソーンは、たとえば利用者の取引 口座ごとつまり総合口座、定期口座ごとに対応し たり、あるいは通帳のエリア、キャッシングのエ リア、クレジットのエリア、レジャーのエリア等 がそれぞれ対応するようになっている。

利用者ゾーン番号が記憶されるゾーン番号記憶ェ リアュ、各ソーンの PROM 5 における先頭番地が記 憶される先頭番地記憶エリアト、ペイト数で示さ れる各ソーンのサイズが記憶されるパイト数能像 エリアと、データの記録、統出しが可か不可かを 示すアクセス可能設定アータモードが記憶される 記憶エリアは、各エリアのデータのプロック数が 単一か複数かを指定する指定データが記憶される 記憶エリア●、各エリアの有効プロックが全部か 教終プロックかを指定データが記憶される記憶エ リア!によって構成されている。上記記憶エリア d には記録用の設定データと読出し用の設定デー メが記憶され、「1」のとき「可」で、「0」のとき 「不可」となっている。上記記憶エリア。の指定 データが「1」のときプロック数が単一を示し、「0」 のとき、プロック数が複数であることを示すよう になっている。また、上記記憶エリア!の指定ア ータが「1」のとき有効プロックが全部であること を示し、「0」のとき有効プロックが最終プロック であるととを示すようになっている。

6は読出したアクセス可能指定データが記録可か 否かを判断し(ST3)、配録不可の場合、エラー処理を行う。上記ステップ3で記録可と判断し た場合、制御部6はプロック数指定データが単一 か複数かをチェックし(ST4)、単一の場合記 録データがあるか否かチェックし(ST5)、 このチェックの結果記録簿アータがある場合、エラー処理を行う。

また、ステップ(でプロック数指定データが複数であると判断するか、あるいはステップ 5 で記録データがなしと判断した場合、制御部 6 はぼ文中のデータを PROM 6 の対応する利用者ソーン
1 1 に記録せしめる(ST 6)。なお、上記ステップ(でプロック数指定データが複数の場合、そのゾーンに対応する制御テープル10内のソーンサイズの範囲内で追加記録が行えるようになっている。

次に、利用者ゾーンに記録されたデータの銃出 し動作について、第7図に示すフローチャートを 参照しつつ説明する。たとえば今、リーダ・ライ

タ(図示しない) から第8図に示すよりな命令部、 アドレス部からなる電文がICカード1に供給さ れる。との電文はコネクト部3を介してMPU 4内 の制御部6に供給され、制御部6は上記電文を RAM 9 に一時記憶せしめる。ついで、制御部 6 は 電文が読出し用の電文であると解読する(ST10)。 ついて、制御部6は電文中のアドレス部のソーン 番号に基づき、制御テープル10内の対応する属 性、 つまりその ゾーンの PROM 5 における 先頭番地、 **プーンサイズ、アクセス可能指定データ、プロッ** ク数指定データ、有効プロック指定データを読出 す(ST11)。さらに、制御部6は読出したアクセ ス可能指定データが銃出し可か否かを判断し (ST12)、統出し不可の場合、エラー処理を行う。 上記ステップ12で読出し可と判断した場合、制 御部6はプロック数指定データが単一か複数かを チェックし(ST13)、単一の場合、そのプロック アータを PROM 5 の対応する利用者 ソーン 1 1 から **観出し、コネクト部3を介して上記リーダ・ライ** タに出力する(STJ4)。

を有するため、不正な記録、改ざん、記録情報の 漏洩などから保護することができ、安全性が高い。

なお、前記実施例、制御テーブルを PROMに設けたが、 これに限らず MPU の ROM 内に設けるようにしても良い。また、 利用者ソーンの属性としては、ワード長を加えても良い。この場合、 利用者ソーンごとに異なるワード長を用いることができ、メモリ・エリアの効率化が計れる。

「発明の効果〕

以上詳述したようにこの発明によれば、1つの電子装置におけるデータメモリの限られたメモリエリアを有効に、しかも多目的に使用し得るようにできる電子装置の記録方式を提供できる。

4. 図面の簡単な説明

図面はこの発明の一実施例について説明するもので、第1図はICカードの斜視図、第2図はICチェアの構成を示すプロック図、第3図はPROMの記録例を説明するための図、第4図は制御テーブルの記憶例を説明するための図、第5図は記録物作を説明するためのフローチャート、第6

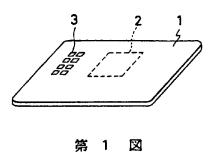
また、ステップ 1 3 でプロック数指定データが 複数であると判断した場合、制御部 6 は有効プロ ック 11 定データが最終か、全部かをチェックし (ST 1 5)、このチェックの結果、全部のプロック が有効の場合、制御部 6 は対応する利用者ソーン 1 1 から全部のプロックデータを読出し、コネクト (ST 1 6)。上記ステップ 1 5 で最終のプロックが 有効の場合、制御部 6 は対応する利用者ソーン17 の最終のプロックデータを読出し、コネクト部 3 を介して上記リーダ・ライタに出力する(ST 17)。

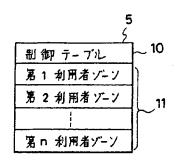
上記したように、ICカードのPROMに複数の利用者ソーンを設け、異なった異性で用いることができるようにしたので、ICカードを適用する対象システムの仕様に応じて、自由に利用者ソーンを構成することができ、利用者は1枚のICカードを複数の異なるシステムに使用でき、大変便利である。また、ICカードに入出力するデータの大きさ、アクセス回数などを簡単に制御できる。さらに、利用者ソーンに対するアクセス制限機能

図 か よ び 第 8 図 は 電 文 の 例 を 示 す 図 、 第 7 図 は 観 出 し 助 作 を 説 明 す る た め の フ ロ ー チ ャ ー ト で あ る。 1 … I C カ ー ド (電 子 装 優) 、 2 … I C チ ッ プ 、 3 … コ ネ ク ト 部 、 4 … MPU 、 5 … PROM 、6 … 側 御 部 、 7 … 演算 部 、8 … ROM 、9 … RAM 、1 0 … 制 御 テ ー プ ル 、1 1 … 利 用 者 ゾ ー ン 、 a ~ 1 … 記 憶 エ リ フ 。

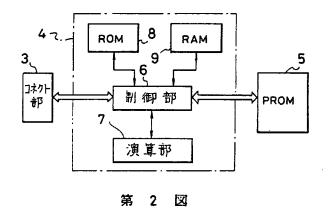
出願人代理人 弁理士 鈴 江 武 彦

特開昭62-295149(4)



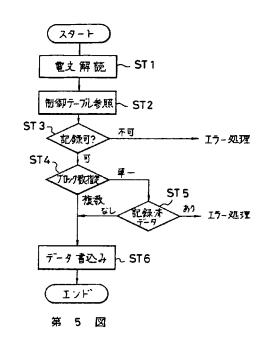


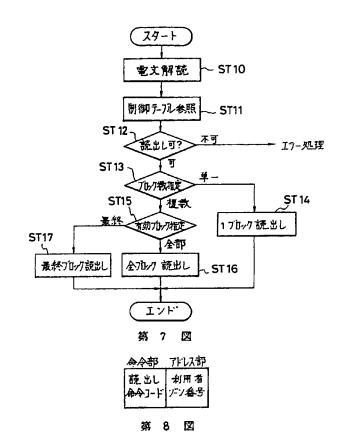
第 3 図



a	þ	ر کہ	c d	10	e 4	f 5
利服デン 番号	光頭番地	ゾーソ サイズ	7分之河能	モード指定	ガック教 指 定	有効フロック指定
第1 利用者	xxxx	хх	可(1) スは 不可(0)	可(1)スは ネ列(0)	学-(1) 20 有数(0)	全部(1) 20 表幹(0)
第2 利用者 ゾーン	xxxx	хх	х	×	x	х
				1		
第四 利用者	xxxx	хх	x	×	x	x

第 4 図





命令部	水以部	デ-9部
記録	利用者 バーン番号	記 録 データ
	₹ 6	· 🗵